

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РФ  
Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
«ДАГЕСТАНСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»

*Факультет информатики и информационных технологий*

*Кафедра информационных технологий и безопасности  
компьютерных систем*

**Рабочая программа дисциплины**

**Электроника и схемотехника**

*Кафедра инженерной физики физического факультета*

Образовательная программа бакалавриата  
**10.03.01- Информационная безопасность**

Направленность (профиль) программы:  
**Безопасность компьютерных систем**

Форма обучения:

**очная**

Статус дисциплины:

**входит в обязательную часть**

**Махачкала  
2022**

Рабочая программа «**Электроника и схемотехника**» составлена в 2022 году в соответствии с требованиями ФГОС ВО - бакалавриат по направлению подготовки **10.03.01 Информационная безопасность** от 17 ноября 2020 г. №1427

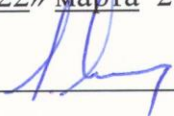
**Разработчик:** кафедра «Инженерная физика»,

к.ф.-м.н., доцент Нурмагомедов Ш.А.



Рабочая программа дисциплины одобрена на заседании кафедры Инженерная физика от «22» марта 2022 г., протокол № 7

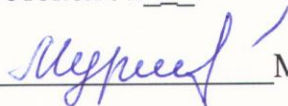
Зав. кафедрой



Садыков С.А.

на заседании Методической комиссии физического факультета от «23» марта 2022 г., протокол № 7.

Председатель



Мурлиева Ж.Х.

Рабочая программа дисциплины согласована с учебно-методическим управлением «30» 03 2022 г.

/Нач. УМУ



Гасангаджиева А.Г.

## Аннотация рабочей программы дисциплины

Дисциплина «**Электроника и схемотехника**» входит в обязательную часть ОПОП бакалавриата по направлению 10.03.01 Информационная безопасность.

Дисциплина реализуется на факультете Информатики и информационных технологий кафедрой инженерной физики физического факультета.

Содержание дисциплины охватывает круг вопросов, связанных с изучением разработки и эксплуатации электронных приборов и функциональных узлов аналоговой и цифровой техники. Специалист должен в равной степени владеть физическими, технологическими и схемотехническими основами электроники и схемотехники.

Дисциплина нацелена на формирование следующих компетенций выпускника: **общепрофессиональных:**

- ОПК-4 Способен применять необходимые физические законы и модели для решения задач профессиональной деятельности.
- ОПК-11 Способен проводить эксперименты по заданной методике и обработку их результатов;

Преподавание дисциплины предусматривает проведение следующих видов учебных занятий: лекции, практические занятия, лабораторные работы, самостоятельная работа.

Рабочая программа дисциплины предусматривает проведение следующих видов контроля успеваемости: в форме контрольной работы, тестирования, устного опроса, коллоквиума и пр. и промежуточный контроль в форме экзамена.

Объем дисциплины составляет 8 зачетных единиц, в том числе в академических часах по видам учебных занятий 216 часов

Семестр	Учебные занятия							Форма промежуточной аттестации (зачет, дифференцированный зачет, экзамен)
	в том числе:							
	всего	Контактная работа обучающихся с преподавателем					СРС, в т. ч. экзамен	
		всего	из них					
		Лекции	Лабораторные	Практич. занятия	КСР	консультации		
4	72	50	18	16	16		22	
5	144	74	30	30	14		70	экзамен

## 1. Цели освоения дисциплины

Целью освоения дисциплины «Электроника и схемотехника» является формирование комплекса знаний, умений и навыков в области электронных приборов и функциональных узлов аналоговой и цифровой электроники и микроэлектроники, которые являются базой для построения более сложных приборов РЭА и вычислительной техники, средств и систем автоматики.

Задачи изучения дисциплины:

- Изучение физических процессов, происходящих в полупроводниковых материалах и процессов в контактах: полупроводник-полупроводник, полупроводник-диэлектрик, полупроводник-металл, а также физических эффектов;
- изучение принципа работы, свойств и области применения типовых аналоговых электронных схем (усилительных устройств, устройств на основе операционных усилителей, активных фильтров, импульсных электронных устройств, коммутаторов, и т.д.);
- изучение принципа работы, свойств и области применения базовых элементов и типовых схем цифровых устройств (логических элементов, комбинационных и последовательностных логических устройств, запоминающих устройств и т.д.);
- обучение принципам проектирования и расчёта электронных схем;
- формирование необходимых компетенций в сфере профессиональной деятельности.

Изучение дисциплины позволяет овладеть как теоретической базой, так и конкретными практическими навыками моделирования электрических схем электронных устройств защиты информационных процессов.

Знания и практические навыки, полученные из курса «Электроника и схемотехника», используются студентами при разработке курсовых и дипломных работ.

## 2. Место дисциплины в структуре ООП бакалавриата

Дисциплина «Электроника и схемотехника» входит в фундаментальный модуль ОПОП бакалавриата по направлению 10.03.01 – Информационная безопасность (уровень: бакалавриата)

Изучение данной дисциплины основано на знании дисциплин: высшая математика, физика, информатика, электротехника

Знания по дисциплине «Электроника и схемотехника» необходимо для успешного освоения дисциплин «Математическая логика и теория алгоритмов», «Аппаратные средства вычислительных систем».

## 3. Компетенции обучающегося, формируемые в результате освоения дисциплины (перечень планируемых результатов обучения) .

<i>Код и наименование компетенции из ОПОП</i>	<i>Код и наименование индикатора достижения</i>	<i>Планируемые результаты обучения</i>	<i>Процедура освоения</i>
ОПК-4. Способен применять необходимые физические законы и модели для решения задач профессиональной деятельности	ИД1.ОПК-4.1. Знать: физические законы и модели для решения задач профессиональной деятельности.	<b>Знает:</b> - физические законы и модели для решения задач профессиональной деятельности	Устный опрос, письменный опрос

	ИД2 ОПК-4.2.. Уметь: применять необходимые физические законы и модели для решения задач профессиональной деятельности	<b>Умеет:</b> применять необходимые физические законы и модели для решения задач профессиональной деятельности	
	ИД2.ОПК-4.3.. Владеть: Способностью применять необходимые физические законы и модели для решения задач профессиональной деятельности	<b>Владеет:</b> Способностью применять необходимые физические законы и модели для решения задач профессиональной деятельности	
ОПК-11. Способен проводить эксперименты по заданной методике и обработку их результатов;	ИД 1 ОПК-11.1. Знает стандартные вероятностно-статистические методы анализа экспериментальных данных	<b>Знает:</b> стандартные вероятностно-статистические методы анализа экспериментальных данных	Устный опрос, письменный опрос
	ИД 2 ОПК-11.2. Умеет построить стандартные процедуры принятия решений, на основе имеющихся экспериментальных данных.	<b>Умеет:</b> строить стандартные процедуры принятия решений, на основе имеющихся экспериментальных данных.	
	ИД 3 ОПК-11.3. Владеет навыками по проведению эксперимента по заданной методике с составлением итогового документа	<b>Владеет:</b> навыками по проведению эксперимента по заданной методике с составлением итогового документа	

#### 4. Объем, структура и содержание дисциплины.

##### 4.1. Объем дисциплины

Объем дисциплины составляет 6 зачетных единиц, 216 академических часов.

##### 4.2. Структура дисциплины.

№ п/п	Разделы и темы дисциплины	Семестр	Неделя семестра	Виды учебной ра- боты, включая само- стоятельную работу студентов и трудоем- кость (в часах)				Самостоятельная работа	Формы текущего контроля успеваемо- сти ( <i>по неделям се- местра</i> )  Форма промежуточ- ной аттестации ( <i>по семестрам</i> )
				Лекции	Лабораторные занятия	Практические занятия	Контрольн.самост. раб.		
<b>Модуль 1. Физические основы полупроводников</b>									
1.	Основные свойства полупроводников	4		2		2		2	Домашнее задание (ДЗ) Собеседование (С) Рейтинговая система (РС)
2.	Контактные явления в полупроводниках	4		2	2	2		6	(ДЗ), (С), (РС)
3.	Полупроводниковые диоды	4		4	4	2		8	(ДЗ), (С), (РС)
	<i>Итого по модулю 1:</i>			<b>8</b>	<b>6</b>	<b>6</b>		<b>16</b>	
<b>Модуль 2. Полупроводниковые приборы и принципы их работы.</b>									
4.	Биполярные транзисторы	4		4	4	4		2	(ДЗ), (С), (РС)
5.	Полевые транзисторы	4		4	4	4		2	(ДЗ), (С), (РС)
6.	Тиристоры	4		2	2	2		2	(ДЗ), (С), (РС)
	<i>Итого по модулю 2:</i>			<b>10</b>	<b>10</b>	<b>10</b>		<b>6</b>	
	<i>Итого за 4 семестр</i>			<b>18</b>	<b>16</b>	<b>16</b>		<b>22</b>	
<b>Модуль 3. Основы аналоговой схемотехники.</b>									
7.	Линейные усилители	5		4	2	2		4	(ДЗ), (С), (РС)

	сигналов на транзисторах								
8.	Операционные усилители	5		2	2	2		6	(ДЗ), (С), (РС)
9.	Типовые схемы электронных устройств на операционных усилителях.	5		2	4	2		4	(ДЗ), (С), (РС)
	<i>Итого по модулю 2:</i>			<b>8</b>	<b>8</b>	<b>6</b>		<b>14</b>	
<b>Модуль 4 Основы цифровой электроники</b>									
10.	Основные понятия цифровой электроники	5		2	2				(ДЗ), (С), (РС)
11.	Комбинационные устройства цифровой техники	5		6	6	2		2	(ДЗ), (С), (РС)
12.	Последовательностные устройства цифровой техники	5		6	6	2		2	(ДЗ), (С), (РС)
	<i>Итого по модулю 4:</i>			<b>14</b>	<b>14</b>	<b>4</b>		<b>4</b>	
<b>Модуль 5. Запоминающие устройства и микропроцессоры</b>									
13.	Основные параметры ЗУ и их классификация	5		2	2			2	(ДЗ), (С), (РС)
14.	Статические и динамические ОЗУ и ПЗУ	5		2	2	2		4	(ДЗ), (С), (РС)
15.	Общая структура цифровых устройств управления и обработки информации	5		2	2	2		6	(ДЗ), (С), (РС)
16.	Классификация и архитектуры микропроцессоров	5		2	2			4	(ДЗ), (С), (РС)
	<i>Итого по модулю 5</i>			<b>8</b>	<b>8</b>	<b>4</b>		<b>16</b>	
<b>Модуль 6. Подготовка к экзамену</b>									
	Подготовка к экзамену							<b>36</b>	
	<i>Итого за 5 семестр</i>			<b>30</b>	<b>30</b>	<b>14</b>		<b>70</b>	
	<b>ИТОГО</b>			<b>48</b>	<b>46</b>	<b>30</b>		<b>92</b>	

### 4.3. Содержание дисциплины, структурированное по темам (разделам).

#### **Модуль 1. Физические основы полупроводников.**

##### **1.1. Основные свойства полупроводников**

Классификация материалов по проводимости. Носители заряда в полупроводниках. Зонная модель полупроводников. Процессы генерации и рекомбинации подвижных носителей зарядов. Вырожденный и невырожденный полупроводники. Уровень Ферми собственного и примесного полупроводников. Неравновесные носители: время жизни и его зависимость от концентрации примесей и температуры.

Дрейфовое движение носителей, дрейфовый ток. Подвижность, ее зависимость от температуры и напряженности электрического поля. Проводимость полупроводников, ее зависимость от материала, температуры и концентрации примесей.

Диффузионное движение носителей, диффузионный ток, диффузионная длина. Применение однородных полупроводников (приборы, используемые физические эффекты, характеристики, области применения).

##### **1.2. Контактные явления в полупроводниках**

Понятие об электронно-дырочном переходе, типы переходов. Электронно-дырочный переход в равновесном состоянии: распределение зарядов и поля, ширина р-п перехода, контактная разность потенциалов, энергетическая диаграмма, условия равновесия, токи в р-п переходе.

Прямосмещенный р-п переход. Понятие об эмиттере и базе. Инжекция. Обратносмещенный р-п переход. Экстракция. Распределение носителей. Зависимость ширины р-п перехода от напряжения.

Вольт-амперная характеристика р-п перехода и ее зависимость от температуры, степени легирования. Особенности прямой ветви вольт-амперной характеристики реального перехода. Влияние материала и объемного сопротивления базы на ход характеристик и параметры р-п перехода

Обратный ток, его составляющие и их зависимость от материала полупроводника, концентрации примесей и температуры.

Пробой перехода, его виды, механизмы, вольт-амперные характеристики. Барьерная и диффузионная емкости перехода. Специальные виды переходов: гетеропереход, переход металл-полупроводник. Эквивалентные схемы р-п перехода.

##### **1.3. Полупроводниковые диоды**

Классификация диодов. Выпрямительные диоды, вольтамперная характеристика, основные параметры. Особенности выпрямительных диодов на арсениде галлия и с барьером Шоттки.

Работа диода с активной нагрузкой. Нагрузочная прямая и методы ее построения.

Особенности работы диодов в импульсном режиме. Накопление и рассасывание носителей в области базы при переключении. Время установления и время восстановления.

Импульсные диоды. Сокращение времени установления и восстановления, их назначение, конструкция. Диоды с барьером Шоттки. Основные электрические параметры и характеристики.

Стабилитроны, их назначение, вольт-амперная характеристика, параметры, температурная компенсация, особенности конструкции и технологии

Приборы СВЧ диапазона . Диоды для детектирования и преобразования частоты. Диоды с барьером Шоттки, обращенные диоды.

Варикапы, их назначение, основные параметры.

Лавиннопролетные диоды , диоды Ганна, диоды с накоплением заряда.

Эквивалентные схемы различных типов полупроводниковых диодов.

#### **Модуль 2. Полупроводниковые приборы и принципы их работы.**



## **2.1. Биполярные транзисторы.**

Структура биполярного транзистора (БТ) и назначение основных областей. Принцип действия. Физические процессы в базе транзистора, взаимодействие переходов. Коэффициент передачи по току в схеме с ОБ. Принцип усиления мощности.

Зависимость коэффициента передачи по току от технологии изготовления и режима работы. Эффект модуляции толщины базы. Семейство входных и выходных характеристик в схеме с ОБ, их зависимость от температуры. Режимы работы: активный, насыщения, отсечки, инверсный.

Коэффициент передачи тока базы в схеме с ОЭ, сквозной ток транзистора. Семейство входных и выходных характеристик в схеме с ОЭ и их зависимость от температуры.

Работа транзистора в схеме усилителя. Входная и выходная динамические характеристики. Выбор рабочего режима. Графический анализ усилителя. Определение динамических параметров усилительного каскада по семейству статических характеристик и нагрузочной прямой.

Физическая эквивалентная схема БТ (Т-образная) и ее преобразование в П-образную для включения с ОБ и ОЭ, полные и упрощенные схемы. Дифференциальные сопротивления эмиттерного и коллекторного переходов, емкости переходов, сопротивление базы, коэффициент передачи по току, крутизна. Зависимость величины элементов эквивалентных схем от режима работы транзистора.

Транзистор как линейный четырехполюсник. Системы Н, У, Z параметров транзисторов.

Эквивалентные схемы усилителя в режиме малого сигнала. Коэффициент усиления по напряжению и сквозной коэффициент усиления. Входное и выходное сопротивление.

Работа транзистора в диапазоне высоких частот. Физические процессы, определяющие частотные зависимости свойств транзисторов. Предельные и граничные частоты усиления транзистора по току в схемах с ОБ и ОЭ. Постоянные времени транзистора - собственная и в цепи обратной связи. Максимальная частота усиления мощности.

Дрейфовые транзисторы: особенности структуры и технологии изготовления, энергетическая диаграмма, механизм переноса носителей через базу.

Работа транзистора в импульсном режиме. Физические процессы накопления и высвобождения носителей заряда в базе. Ненасыщенный, насыщенный, переключаемый, режимы работы. Импульсные параметры транзисторов.

Особенности БТ СВЧ диапазона. Достигнутые частоты мощности, шумы.

## **2.2. Полевые транзисторы.**

Полевые транзисторы с управляющим р-п переходом. Структура, назначение основных областей. Принцип действия. Статические стоковые и сток-затворные характеристики, их зависимость от температуры.

Полевые транзисторы с изолированным затвором и индуцированным каналом. Эффекты поля: режим обогащения, обеднения и инверсии приповерхностного слоя. Стоковые и сток-затворные характеристики. Пороговое напряжение.

Полевые транзисторы с изолированным затвором и встроенным каналом. Особенности технологии, статические характеристики.

Эквивалентные схемы полевых транзисторов.

Работа транзистора в схеме усилителя. Входная и выходная динамические характеристики. Выбор рабочего режима. Графический анализ усилителя. Определение динамических параметров усилительного каскада по семейству статических характеристик и нагрузочной прямой.

## **2.3. Тиристоры.**

Тиристоры. Структура, назначение основных областей. Принцип действия. ВАХ тиристоров и их особенности.

Разновидности тиристоров. Области применения.

### **Модуль 3. Основы аналоговой схемотехники.**

#### **3.1. Линейные усилители сигналов на транзисторах.**

Виды аналоговых интегральных микросхем. Схемотехника усилительных каскадов. Входные и оконечные каскады. Дифференциальные усилители постоянного тока. Схемотехника усилителей с непосредственными связями. Усилители низкой частоты, коэффициент усиления, АЧХ, основные схемы построения. Взаимосогласованность и избыточность аналоговых интегральных структур. Схемы сдвига уровня потенциала. Источники опорного напряжения и тока.

Схемотехника усилительных каскадов на ПТ и МОП. Входные и оконечные каскады. Дифференциальные усилители постоянного тока на ПТ и МОП. Резонансные усилители. Мощные усилительные каскады. Особенности схемотехники многокаскадных усилителей в интегральном исполнении.

#### **4.2. Операционные усилители.**

Обратная связь и её влияние на показатели и характеристики аналоговых устройств. Положительная и отрицательная обратная связь в усилителях сигналов. Петлевое усиление и глубина обратной связи. Устойчивость усилителей с ОС. Частотнозависимая ОС и АЧХ усилителей с ОС. Статический режим работы усилительных каскадов на транзисторах. Термостабилизация рабочей точки. Схемы подачи напряжения смещения на транзисторы.

Структурные и принципиальные схемы ОУ. Основные характеристики и параметры ОУ. Способы улучшения рабочих характеристик и параметров. Источники погрешности ОУ. Особенности схемотехники прецизионных, микромощных, быстродействующих и высоковольтных ОУ. Способы включения ОУ. Многофункциональность ОУ.

#### **4.3. Типовые схемы электронных устройств на операционных усилителях.**

Схемы с однопетлевой обратной связью. Инвертирующее и неинвертирующее включения ОУ. Схемы, назначение элементов, коэффициент передачи, основные характеристики.

Масштабный усилитель. Устройства, осуществляющие суммирование и вычитание аналоговых сигналов. Инструментальные усилители. Влияние конечных коэффициента усиления и полосы пропускания ОУ. Амплитудно-частотная и фазочастотная характеристики. Смещение нуля выходного сигнала. Влияние входных токов на смещение нуля. Выбор ОУ и элементов схемы.

Обеспечение устойчивости масштабных усилителей.

Интегрирующие и дифференцирующие звенья. Амплитудно-частотная и переходная характеристики. Влияние конечных коэффициента передачи и полосы пропускания ОУ. Влияние смещения нуля и входных токов. Выбор ОУ и элементов схемы. Устойчивость интегрирующих и дифференцирующих усилителей. Применение интегрирующих и дифференцирующих усилителей.

### **Модуль 4 Основы цифровой электроники**

#### **4.1. Основные понятия цифровой электроники.**

Основные понятия и законы алгебры логики. Формы и способы представления логических функций. Функционально полная система элементарных функций. Логические элементы, их основные параметры. Интегральные логические элементы ТТЛ, ТТЛШ, ЭСЛ, И2Л, МОП — и КМОП — технологий.

#### **4.2. Комбинационные устройства цифровой техники.**

Канонические формы представления логических функций: СДНФ и СКНФ. Преобразование и способы минимизации логических функций метод карт Карно. Анализ и синтез комбинационных схем. Синтез не полностью заданных логических функций и логических устройств с несколькими выходами. Построение логических устройств в различных элементных базисах, особенности цифровой схемотехники.

Основные виды комбинационных схем и их функциональное назначение. Преобразователи кодов. Шифраторы и дешифраторы. Мультиплексоры и демультимплексоры. Цифровые компараторы, сумматоры. Арифметико-логические устройства. Реализация логических функций.

#### **4.3. Последовательностные устройства цифровой техники.**

Основные виды последовательностных схем: триггеры, регистры, счетчики и генераторы чисел. Структура и способы описания состояния. Проектирование структурной схемы на основе бистабильных ячеек и триггеров. Реализация последовательностных схем с помощью программируемых логических матриц.

### **Модуль 5. Запоминающие устройства и микропроцессоры**

#### **5.1. Основные параметры ЗУ и их классификация.**

Назначение ЗУ. Основные параметры и классификация. ЗУ с одномерной адресацией. ЗУ с двумерной адресацией. Увеличение объема памяти ЗУ.

#### **5.2. Статические и динамические ОЗУ и ПЗУ.**

Статические ОЗУ на биполярных транзисторах. Статические ОЗУ на полевых транзисторах и МОП, КМОП транзисторах. Динамические и статические виды ПЗУ

#### **5.3. Общая структура цифровых устройств управления и обработки информации.**

Общая структура цифровых устройств управления и обработки информации. Современные принципы их реализации. Микропроцессоры, микроконтроллеры и однокристальные микроЭВМ.

Арифметико-логическое устройство, регистры общего назначения, устройство управления. Программный счетчик и регистр команд. Типовая структура обрабатываемой части микропроцессора.

#### **5.4. Классификация и архитектуры микропроцессоров**

Понятие архитектуры микропроцессора. Обобщенная схема и архитектурные особенности основных классов микропроцессоров (однокристальные, микропрограммируемые, многокристальные и многокристальные с разрядно-модульной организацией).

Принципы организации и управления процессом обработки информации. Микропрограммный и аппаратный принципы управления выполнением операций. Микрокомандный и командный уровни управления.

Фон-неймановская и гарвардская архитектуры микропроцессоров.

#### **4.4. Практические и семинарские занятия.**

№ п/п	Разделы программы	Часы ПЗ
1	Классификация материалов по проводимости. Носители заряда в полупроводниках. Зонная модель полупроводников. Процессы генерации и рекомбинации подвижных носителей. Дрейфовое движение носителей, дрейфовый ток. Подвижность, ее зависимость от температуры и напряженности электрического поля. Диффузионное движение носителей, диффузионный ток, диффузионная длина.	2
2	Понятие об электронно-дырочном переходе, типы переходов. Электронно-дырочный переход в равновесном состоянии: распределение зарядов и поля, ширина р-п перехода, контактная разность потенциалов, энергетическая диаграмма, условия равновесия, токи в р-п переходе. Прямосмещенный р-п переход. Понятие об эмиттере и базе. Инжекция. Обратносмещенный р-п переход. Экстракция.	2

3	Полупроводниковые диоды. Классификация диодов. Выпрямительные диоды, вольтамперная характеристика, основные параметры. Особенности выпрямительных диодов на арсениде галлия и с барьером Шоттки	2
4	Биполярные транзисторы. Структура биполярного транзистора (БТ) и назначение основных областей. Принцип действия. Физические процессы в базе транзистора, взаимодействие переходов. Коэффициент передачи по току в схеме с ОБ. Принцип усиления мощности.	4
5	Полевые транзисторы. Полевые транзисторы с управляющим р-п переходом. Структура, назначение основных областей. Принцип действия. Статические стоковые и сток-затворные характеристики, их зависимость от температуры.	4
6	Тиристоры. Принцип работы, ВАХ, назначение. Фото-полупроводниковые приборы: фоторезисторы, фотодиоды, фототранзисторы, фототиристоры, светодиоды и жидкие кристаллы	2
7	Линейные усилители сигналов на БТ. Схемотехника усилительных каскадов. Входные и оконечные каскады. Дифференциальные усилители постоянного тока. Усилители низкой частоты, коэффициент усиления, АЧХ, основные схемы построения. Схемы сдвига уровня потенциала. Источники опорного напряжения и тока.	2
8	Обратная связь и её влияние на показатели и характеристики аналоговых устройств. Положительная и отрицательная обратная связь в усилителях сигналов. Структурные и принципиальные схемы ОУ. Основные характеристики и параметры ОУ Способы улучшения рабочих характеристик и параметров. Источники погрешности ОУ. Способы включения ОУ. Многофункциональность ОУ.	2
9	Типовые схемы электронных устройств на операционных усилителях. Масштабный усилитель. Амплитудно-частотная и фазо-частотная характеристики. Смещение нуля выходного сигнала. Влияние входных токов на смещение нуля. Выбор ОУ и элементов схемы. Выбор ОУ и элементов схемы. Устойчивость интегрирующих и дифференцирующих усилителей. Применение интегрирующих и дифференцирующих усилителей.	2
10	Комбинационные устройства цифровой техники. Канонические формы представления логических функций: СДНФ и СКНФ. Преобразование и способы минимизации логических функций метод карт Карно. Анализ и синтез комбинационных схем. Построение логических устройств в различных элементных базисах, особенности цифровой схемотехники. Основные виды комбинационных схем и их функциональное назначение. Преобразователи кодов. Шифраторы и дешифраторы. Мультиплексоры и демультимплексоры. Цифровые компараторы, сумматоры. Арифметико-логические устройства. Реализация логических функций.	2
11	Последовательностные устройства цифровой техники. Основные виды последовательностных схем: триггеры, регистры, счетчики и генераторы чисел. Структура и способы описания состояния. Проектирование структурной схемы на основе бистабильных ячеек и триггеров. Реализация последовательностных схем с помощью программируемых логических матриц.	2

12	<p>Основные параметры ЗУ и их классификация. Назначение ЗУ. Основные параметры и классификация. ЗУ с одномерной адресацией. ЗУ с двумерной адресацией. Увеличение объема памяти ЗУ. Статические и динамические ОЗУ и ПЗУ.</p> <p>Статические ОЗУ на биполярных транзисторах. Статические ОЗУ на полевых транзисторах и МОП, КМОП транзисторах. Динамические и статические виды ПЗУ</p>	4
13	<p>Общая структура цифровых устройств управления и обработки информации. Микропроцессоры, микроконтроллеры и однокристальные микроЭВМ.</p> <p>Типовая структура обрабатывающей части микропроцессора. Классификация и архитектуры микропроцессоров. Понятие архитектуры микропроцессора. Принципы организации и управления процессом обработки информации. Фон-неймановская и гарвардская архитектуры микропроцессоров.</p>	4
	<b>ИТОГО</b>	30

#### 4.5. Лабораторные работы (лабораторный практикум)

Цель и содержание лабораторной работы	Результаты лабораторной работы
<b>Лабораторная работа № 1: Комбинационные схемы</b>	
Знакомство с основами преобразования логических функций. Приобретение навыков конструирования логических устройств. Построение комбинационного устройства с применением карт Карно.	Таблица состояний устройства, предложенного преподавателем. Схема комбинационного устройства и режимы его работы.
<b>Лабораторная работа № 2: Исследование характеристик ключа на биполярном транзисторе.</b>	
Изучение работы переключательных устройств. Характеристики ключей на биполярных транзисторах.	Передаточные характеристики ключей на биполярном транзисторе. Параметры устройства переключения.
<b>Лабораторная работа № 3: Одновибраторы на логических микросхемах.</b>	
Изучение работы формирователей сигналов. Одновибраторы. Параметры одновибраторов.	Характеристики одновибраторов.
<b>Лабораторная работа № 4: Исследование характеристик логических элементов ТТЛ.</b>	
Изучение характеристик и логики работы логических элементов ТТЛ. Исследование рабочих характеристик элементов	Рабочие характеристики элементов ТТЛ логики.
<b>Лабораторная работа № 5: Исследование схем усилителей постоянного тока с использованием программы «Multisim»</b>	
Изучение характеристик и работы усилителей постоянного тока с применением программы «Multisim»	Основные параметры усилителя постоянного тока. Построение АЧХ усилителя.
<b>Лабораторная работа № 6: Триггеры и их моделирование в программе «Multisim».</b>	

Знакомство с основными типами триггеров (RS-, RST-, D-, T-, JK – триггеры) и с принципом их работы. Моделирование работы триггеров с помощью программы «Multisim»	Таблица с рабочими параметрами различных триггеров и анализ их работы
<b>Лабораторная работа №7: 4-х входный мультиплексор и изучение его работы.</b>	
Ознакомление с логикой работы мультиплексора. Изучение параметров мультиплексора.	Таблица состояний мультиплексора в различных режимах работы
<b>Лабораторная работа № 8: Исследование характеристик ОУ.</b>	
Знакомство с основами работы ОУ. Исследование параметров операционного усилителя.	Основные параметры ОУ.
<b>Лабораторная работа № 9: Изучение принципов работы цифроаналоговых преобразователей с помощью «Multisim».</b>	
Ознакомление с особенностями работы интегрального цифроаналогового преобразователя	Получение сигнала на выходе ЦАП согласно заданному входному коду.

## 5. Образовательные технологии

В курсе «Электроника и схемотехника» предусматривается применение различных видов образовательных технологий. Основным видом выполнения учебной нагрузки – это лекция. На лекции максимально используются современные мультимедийные средства, видеокурсы. Технология интерактивного обучения при чтении лекции должна быть основной. Лектор излагает не готовые знания, а ставит проблему, побуждает интерес студентов, постепенно приводит их к принятию правильного решения. Студенты как бы сами разрабатывают методы решения задач электротехники. На семинарах следует широко использовать дискуссии, элементы «мозгового штурма».

На практических занятиях решаются задачи и анализируются различные приемы и методы упрощения расчетов, используя при этом компьютерные технологии. На лабораторных занятиях студенты решают задачи исследовательского характера, подтверждающие основные законы и соотношения электротехники. По каждой теме в начале семинара или практического занятия можно провести компьютерное тестирование.

К чтению отдельных лекций по новым направлениям и проведению семинаров можно привлекать экспертов и специалистов.

Студент должен получить электронную версию учебно-методического обеспечения дисциплины (РП, конспекты лекций, планы и задания к семинарам и практическим занятиям и т.д.).

В процессе обучения используются:

Информационные технологии - обучение в электронной образовательной среде с целью расширения доступа к образовательным ресурсам, увеличения контактного взаимодействия с преподавателем, построения индивидуальных методов подготовки и объективного контроля и мониторинга знаний студентов.

Контекстное обучение - мотивация студентов к усвоению знаний путем выявления связей между конкретным знанием и его применением. При этом знания, умения и навыки даются не как предмет для запоминания, а в качестве средства решения профессиональных задач.

Обучение на основе опыта - активизация познавательной деятельности студента за счет ассоциации из собственного опыта с предметом изучения.

Междисциплинарное обучение - использование знаний из разных областей, их группировка и концентрация в контексте решаемой задачи.

Для усвоения дисциплины используются интерактивные базы данных, справочные материалы.

#### **6. Учебно-методическое обеспечение самостоятельной работы студентов.**

Виды самостоятельной работы студентов, обеспечивающие реализацию цели и решение задач данной рабочей программы:

- подготовка к практическим (семинарским) занятиям;
- подготовка и сдача экзамена;
- конспектирование первоисточников.

#### **Текущая СРС включает следующие виды работ:**

- работу с лекционным материалом, учебниками и учебными пособиями в том числе с использованием IT-методов;
- изучение тем, вынесенных на самостоятельную проработку,
- подготовку к лабораторным работам;
- выполнение домашних заданий;
- подготовку к промежуточному контролю и семестровым испытаниям (к экзамену).

№	Наименование тем самостоятельной работы студентов	кол-во часов очная форма
1	Основные свойства полупроводников	2
2	Контактные явления в полупроводниках	6
3	Полупроводниковые диоды	8
4	Биполярные транзисторы	2
5	Полевые транзисторы	2
6	Тиристоры	2
7	Линейные усилители сигналов	4
8	Операционные усилители	4
9	Типовые схемы электронных устройств на операционных усилителях.	4
10	Комбинационные устройства цифровой техники	2
11	Последовательностные устройства цифровой техники	2
12	Основные параметры ЗУ их классификация	2
13	Статические и динамические ОЗУ и ПЗУ	4
14	Общая структура цифровых устройств управления и обработки информации	6
15	Классификация и архитектуры микропроцессоров	4
	<b>ИТОГО</b>	<b>56</b>

Контроль самостоятельной работы студентов и качество освоения отдельных модулей дисциплины осуществляется посредством:

- проведения входного контроля знаний и умений;
- проведения контрольных работ (5 мин.), проводимых вначале каждого лабораторного занятия с целью оценки домашней подготовки студента по контрольным вопросам по тематике занятия;

- защиты лабораторных работ в соответствии с графиком выполнения;
- представления для проверки домашних работ;
- проведения контрольных работ при промежуточном (рубежном) контроле;
- оценки знаний и умений на экзамене.

Оценка текущей успеваемости студентов определяется в баллах в соответствии с рейтингом – планом, предусматривающем все виды учебной деятельности.

### ***Итоговый контроль.***

Экзамен в конце 5 семестра, включающий проверку теоретических знаний и умение решения по всему пройденному материалу.

Изучать дисциплину рекомендуется по темам, предварительно ознакомившись с содержанием каждой из них по программе учебной дисциплины. При первом чтении следует стремиться к получению общего представления об изучаемых вопросах, а также отметить трудные и неясные моменты. При повторном изучении темы необходимо освоить все теоретические положения, математические зависимости и выводы. Для более эффективного запоминания и усвоения изучаемого материала, полезно иметь рабочую тетрадь (можно использовать лекционный конспект) и заносить в нее формулировки законов и основных понятий, новые незнакомые термины и названия, формулы, уравнения, математические зависимости и их выводы, так как при записи материал значительно лучше усваивается и запоминается.

## **7. Фонд оценочных средств для проведения текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины.**

### **7.1. Типовые контрольные задания**

#### **Контрольные вопросы для промежуточного контроля по предмету «Электроника и схемотехника»:**

1. Примесные и собственные полупроводники
2. Электронно-дырочный переход
3. ВАХ р-п перехода
4. Выпрямительный диод
5. Варикап
6. Стабилитрон
7. Туннельный диод
8. Фотодиод
9. Светодиод
10. Биполярный транзистор
11. Режимы работы биполярного транзистора
12. Характеристики и параметры биполярного транзистора
13. Полевой транзистор
14. Динистор и тиристор
15. Классификация и основные параметры усилителей
16. Характеристики усилителей
17. Обратная связь в усилителях
18. Операционные усилители
19. Двухкаскадные усилители
20. Активные фильтры
21. Вторичные источники питания
22. Выпрямители
23. Сглаживающие фильтры



24. Основы алгебры логики
25. Преобразователи кодов: семисегментный индикатор, матричный и шкальный индикаторы
26. Шифратор и дешифратор
27. Цифровые компараторы
28. Мультиплексор
29. Демультимплексор
30. Сумматоры
31. Триггеры. Основные положения
32. Виды триггеров
33. Принципы построения триггеров
34. Счетчики импульсов. Основные положения
35. Асинхронные счетчики
36. Синхронные счетчики
37. Регистры сдвига

### **Примерные экзаменационные вопросы по дисциплине «Электроника и схемотехника»**

1. Предмет дисциплины «Электроника и схемотехника», её цель и решаемые задачи
2. Примесные полупроводники. Полупроводники p-типа, n-типа
3. P-n переход. ВАХ p-n перехода.
4. Виды пробоев и емкость перехода.
5. Фотоэффект и эффект электрического поля
6. Выпрямительные диоды, кремниевый стабилитрон, туннельный диод, импульсные диоды, диоды Шоттки, варикапы.
7. Биполярные транзисторы.
8. Полевой транзистор с управляемым p-n переходом.
9. Фотополупроводниковые приборы
10. Усилитель напряжения низкой частоты
11. Схемотехника простейших усилительных каскадов на биполярных транзисторах.
12. Аналоговые сигналы и аналоговые функции. Виды аналоговых интегральных микросхем.
13. Составные транзисторы для усилительных каскадов.
14. Схемотехника простейших усилительных каскадов на МОП-транзисторах.
15. Дифференциальные усилители постоянного тока.
16. Мощные усилительные выходные каскады.
17. Обратная связь в усилителях сигналов.
18. Операционные усилители
19. Структурные и принципиальные схемы ОУ.
20. Различные схемы включения ОУ.
21. Основные понятия и законы алгебры логики.
22. Формы и способы представления логических функций.
23. Преобразование и способы минимизации логических функций. СДНФ и СКНФ.
24. Карта Карно.
25. Цифровые схемы комбинационного типа.
26. Цифровые схемы последовательностного типа.
27. Реализация логических функций в схемотехнике. Логические элементы.
28. Элементы памяти. Микросхемы памяти и их устройство.
29. Триггеры. Работа триггеров и их характеристики.
30. Основные виды комбинационных схем и их функциональное назначение.
31. Преобразователи кодов. Шифраторы и дешифраторы.

32. Мультиплексоры и демультиплексоры.
33. Цифровые компараторы, сумматоры.
34. Арифметико-логические устройства на 4 и 8 операций.
35. Основные виды последовательностных схем. Регистры.
36. Основные виды последовательностных схем. Счетчики.
37. Микропроцессоры и микроконтроллеры.
38. Архитектура и устройство микропроцессоров.

## 7.2. Методические материалы, определяющие процедуру оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций.

Общий результат выводится как интегральная оценка, складывающаяся из текущего контроля – 50 % и промежуточного контроля – 40 %.

Текущий контроль по дисциплине включает:

- посещение занятий - 10 баллов,
- участие на практических занятиях - 15 баллов,
- выполнение лабораторных заданий – 25 баллов,
- выполнение домашних (аудиторных) контрольных работ - 10 баллов.

Промежуточный контроль по дисциплине включает:

- устный опрос - 5 баллов,
- письменная контрольная работа - 15 баллов,
- тестирование - 20 баллов.

## 8. Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины.

### ОСНОВНАЯ ЛИТЕРАТУРА

1. Угрюмов Е. П. Цифровая схемотехника: Учебное пособие для вузов / - 2-е изд., перераб. и доп. - СПб.: БХВ-Петербург, 2004. - 782 с.
2. Суханова, Н.В. Основы электроники и цифровой схемотехники : учебное пособие / - Воронеж : Воронежский государственный университет инженерных технологий, 2017. - 97 с. : табл., граф., схем., ил. - Библиогр. в кн. <http://biblioclub.ru/index.php?page=book&id=482032>
3. Миленина, С. А. Электроника и схемотехника : учебник и практикум для академического бакалавриата / С. А. Миленина ; под ред. Н. К. Миленина. — М. : Издательство Юрайт, 2017. — 208 с. — (Серия : Бакалавр. Академический курс). <https://biblionline.ru/viewer/elektronika-i-shemotehnika-438023>

### ДОПОЛНИТЕЛЬНАЯ ЛИТЕРАТУРА

1. Палий А.В., Саенко А.В.,Замков Е.Т. Схемотехника электронных средств: учебное пособие Издательство Южного федерального университета, 2016: 95с [http://biblioclub.ru/index.php?page=book\\_view\\_red&book\\_id=493263](http://biblioclub.ru/index.php?page=book_view_red&book_id=493263)
2. Новиков, Ю.В. Введение в цифровую схемотехнику : учебное пособие / - Москва : Интернет-Университет Информационных Технологий, 2007. - 344 с. : табл., схем. - (Основы информационных технологий). <http://biblioclub.ru/index.php?page=book&id=233202>
3. Топильский, В.Б. Схемотехника аналого-цифровых преобразователей : учебное издание / - Москва : Техносфера, 2014. - 290 с. : ил., схем., табл. - (Мир электроники). - Библиогр. в кн. <http://biblioclub.ru/index.php?page=book&id=273796>

## 9. Перечень ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины.

1. Электронная библиотечная система «Университетская библиотека - online» - [www.biblioclub.ru](http://www.biblioclub.ru)
2. Авторский блог по схемотехнике <https://shemotechnik.blogspot.com/>
3. Авторский блог по электронике <https://electrotechnikdgu.blogspot.com/>
4. Федеральный портал «Российское образование» <http://www.edu.ru/> (единое окно доступа к образовательным ресурсам).
5. Федеральное хранилище «Единая коллекция цифровых образовательных ресурсов» <http://school-collection.edu.ru/>
6. Российский портал «Открытого образования» <http://www.openet.edu.ru>
7. Сайт образовательных ресурсов Даггосуниверситета <http://edu.icc.dgu.ru>
8. Информационные ресурсы научной библиотеки Даггосуниверситета <http://elib.dgu.ru/> (доступ через платформу Научной электронной библиотеки elibrary.ru).
9. <http://www.phys.msu.ru/rus/library/resources-online/> - электронные учебные пособия, изданные преподавателями физического факультета МГУ.
10. <https://phys.spbu.ru/library.html> - электронные учебные пособия, изданные преподавателями физического факультета Санкт-Петербургского государственного университета.

## 10. Методические указания для обучающихся по освоению дисциплины.

Студент в процессе обучения должен не только освоить учебную программу, но и приобрести навыки самостоятельной работы. Студент должен уметь планировать и выполнять свою работу. Удельный вес самостоятельной работы составляет по времени 30% от всего времени изучаемого цикла. Это отражено в учебных планах и графиках учебного процесса, с которым каждый студент может ознакомиться у преподавателя дисциплины.

Главное в период обучения своей специальности - это научиться методам самостоятельного умственного труда, сознательно развивать свои творческие способности и овладевать навыками творческой работы. Для этого необходимо строго соблюдать дисциплину учебы и поведения.

Каждому студенту следует составлять еженедельный и семестровый планы работы, а также план на каждый рабочий день. С вечера всегда надо распределять работу на завтра. В конце каждого дня целесообразно подводить итог работы: тщательно проверить, все ли выполнено по намеченному плану, не было ли каких-либо отступлений, а если были, по какой причине это произошло. Нужно осуществлять самоконтроль, который является необходимым условием успешной учебы. Если что-то осталось невыполненным, необходимо изыскать время для завершения этой части работы, не уменьшая объема недельного плана.

Вид учебных занятий	Организация деятельности студента
Лекция	Написание конспекта лекций: кратко, схематично, последовательно фиксировать основные положения, выводы, формулировки, обобщения; помечать важные мысли, выделять ключевые слова, термины. Проверка терминов, понятий с помощью энциклопедий, словарей, справочников с

	выписыванием толкований в тетрадь. Обозначить вопросы, термины, материал, который вызывает трудности, пометить и попытаться найти ответ в рекомендуемой литературе. Если самостоятельно не удастся разобраться в материале, необходимо сформулировать вопрос и задать преподавателю на консультации, на практических работах.
Практические занятия	Проработка рабочей программы, уделяя особое внимание целям и задачам структуре и содержанию дисциплины. Конспектирование источников. Работа с конспектом лекций, подготовка ответов к контрольным вопросам, просмотр рекомендуемой литературы, работа с текстом. Решение расчетно-графических заданий, решение задач по алгоритму и др.
Реферат	Поиск литературы и составление библиографии, использование от 3 до 5 научных работ, изложение мнения авторов и своего суждения по выбранному вопросу; изложение основных аспектов проблемы. Кроме того, приветствуется поиск информации по теме реферата в Интернете, но с обязательной ссылкой на источник, и подразумевается не простая компиляция материала, а самостоятельная, творческая, аналитическая работа, с выражением собственного мнения по рассматриваемой теме и грамотно сделанными выводами и заключением. Ознакомиться со структурой и оформлением реферата.
Подготовка к экзамену	При подготовке к экзамену необходимо ориентироваться на конспекты лекций, рекомендуемую литературу и др.

## **11. Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине, включая перечень программного обеспечения и информационных справочных систем.**

Чтение лекций с использованием мультимедийных презентаций. Использование анимированных интерактивных компьютерных демонстраций и практикумов-тренингов по ряду разделов дисциплины.

Перечень наглядных пособий

### **1. Слайды:**

- 1.1 Элементы электрических схем и их модели.
- 1.6 Характеристики биполярного транзистора.
- 1.7 Усилители на биполярных транзисторах.
- 1.8 Операционные усилители.
- 1.9 Принципы модуляции и детектирования.

### **2. Программы для ЭВМ:**

- 2.1 Интегрированный пакет MATHCAD.
- 2.2 Интегрированный пакет Electronics Workbench.

### **5. Презентации:**

1. Линейные цепи постоянного тока
2. Линейные цепи гармонического тока
3. Основы работы в среде MATHCAD
4. Основы компьютерного моделирования в среде Electronics Workbench.

## **12. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине.**

1. мультимедийная аудитория для чтения лекций;
2. компьютерный класс с локальной сетью для проведения практических занятий;
3. класс с лабораторными стендами для проведения лабораторных занятий.